

# PUBLIKÁCIE O ELEKTRONIKE V ZBIERKE MÚZEA

## ZÁKLADY ELEKTRONIKY

1. Frank, H., Šnejdar, V.: Krystalové elektronky. SNTL Praha 1959, 474 strán
2. Voženílek, L.: Kurs elektrotechniky. SNTL Praha 1976, 386 strán.
3. Válek, J. : Úvod do elektroniky. Polytechnická knižnice. SNTL Praha 1966, 195 strán.
4. Halász, J.: Mikroelektronika. Edičné stredisko VŠT v Košiciach, 1984, 227 strán.
5. Mišek, J., Kratěna, L.: Optoelektronika. SNTL 1979. 207 strán
6. Levitin, I.,B.: Infračervená technika. Alfa Bratislava 1979. 158 strán.
7. Mihálka, P.: Optoelektronika. Alfa Bratislava 1981. 463 strán
8. Schrofel, J., Novotný, K.: Optické vlnovody. SNTL/Alfa Praha, Bratislava 1986. 231 strán.
9. Guldán, A.: Mikroelektronické senzory. Alfa Bratislava 1987. 253 strán.
10. Turán, J., Petřík, S.: Optické vláknové senzory. Alfa Bratislava 1990. 250 strán.
11. Turán, J.: Optoelektronika. Edičné stredisko TU v Košiciach, 430 strán.
12. Šír, H.,Karlovský, J.: Germaniové diody v teorii a praxi. Pražský obchod potrebami pro domácnost. 19XX, 27 strán.
13. Contessi, G.: Aplikovaná elektronika. SNTL Praha 1964, 382 strán
14. Dragoun, Z., Šmirous, K.:Polovodiče, SNTL Praha 1962, 251 strán
15. Shea, R., F. a kol.: Základy transistorových obvodů. SNTL Praha 1958, 454 strán
16. Petržílka, V., Šafrata, St.: Elektřina a magnetizmus.Nakladatelství ČSAV Praha 1956, 637 strán
17. Gvodziak, L.: Základy elektrotechniky prenosu a spracovania správ, ALFA, 1968, 638 strán
18. Mann, H.: Využití počítače při elektrotechnických návrzích. SNTL/Alfa Praha, 1984, 480 strán
19. Szántó L.: Úvod do teorie mikroelektronických číslicových obvodů, ÚTEPS v TESLA – VÚST, 1981, 211 strán
20. Friedman, A. D., Menon, P. R.: Teorie a návrh logických obvodů, SNTL, 1983, 467 strán
21. Hlavička, J., Kottek, E., Zelený, J.: Diagnostika elektronických číslicových obvodů, SNTL/ALFA, 1982, 346 strán
22. Dubecký, K.: Od kryštálky k tranzistoru, Mladé letá, 1962, 158 strán.
23. Machová, E.: MIKROELEKTRONIKA Výberový zoznam z domácej a zahraničnej literatúry, Slovenská technická knižnica, Bratislava 1983, 99 strán.

## INTEGROVANÉ OBVODY – PRINCÍPY, TECHNOLOGIE, NÁVRH

1. Reiss, K.: Integrierte Digitalbausteine. SIEMENS A.G. 1977. 464 strán. ISBN 3-8009-1169-8
2. Johannsen, D.: BRISTOL BLOCKS: A Silicon Compiler. Display file #2587. California Institute of Technology, 1978, 8 strán.
3. Mead,C., Conway,L.: Introduction to VLSI Systems. Addison-Wesley Publishing Company, Inc. Philippines 1980, 396 strán. Kniha je s podpisom profesora Carvera Meada.
4. Guldán, A., Luby, Š.,Szántó,L., Sobotka,Z.: Unipolárne integrované obvody.Alfa, Vydavateľstvo technickej a ekonomickej literatúry, Bratislava 1980, 464 strán.
5. Szántó, L.: Integrované obvody. Alfa Vydavateľstvo technickej a ekonomickej literatúry, Bratislava 1988. 198 strán. Kniha je s podpisom autora.
6. Vatanabe, M., Asada, K., Kani, K., Ocuki, T.: Projektovanie SBIS. Moskva Mir 1988. 298 strán. (preklad z Angličtiny)
7. Dobrotová, M., Wasyluk, R.: Projektování a technologie obvodů velké integrace. Technické příručky sv. 20. TESLA VÚST Praha 1984. 310 strán
8. Dobrotová, M., Wasyluk, R.: Přehled technologií integrovaných obvodů. Technické prrůčky sv. 21. TESLA VÚST Praha 1984. 92 strán
9. Janček, L.: Montáž a púzdenie integrovaných obvodov (poznatky získané z Tesly Piešťany). Správa ÚTK SAV 1987. 11 strán
10. Neznámy: Montáž a púzdenie PZIO. Správa ÚTK SAV . 7 strán

11. Neznámy: Polozákaznícke integrované obvody typu CMOS na hradlových poliach GAC 1200 a GC 3. Informačný bulletin Ústav počítačových systémov SAV 1991. 7 strán
12. Hrkút, P., Košuk, K.: Hradlové polia rady GAC a GC. Technológia CMOS. Informačný bulletin Ústav počítačových systémov SAV 1992. 4 strany.
13. Szántó, L.: Automatizácia projektovania integrovaných obvodov, Alfa Bratislava 1985, 261 strán
14. Pánek, P. et al.: Základy technológie výroby polovodičů. Učební text pro interné vzdělávání a k přednáškám pro studenty vysokých škol. CERM, Brno 2021, 399 strán.
15. Guldán, A., Luby, Š., Szántó, L., Sobotka, Z.: Unipolárne integrované obvody. Alfa Bratislava 1980, 464 strán.
16. Rowson, J., A.: Understanding Hierarchical Design: Technical report (Ph.D. Thesis), Computer Science, California Institute of Technology, Pasadena 1980, 141 strán
17. Štefanovič, J.: Návrh polozákazníckeho integrovaného obvodu na hradlovom poli GAC 1200. Diplomová práca na Katedre mikroelektroniky, EF SVŠT a ÚTK SAV, Bratislava 1987
18. Jakubovskij, S.V.: Analógové a číslicové integrované obvody. ALFA Bratislava, 1983, 400 strán
19. Kúdeľa, J.: Podleptávanie hliníkovej metalizácie pri plazmochemickom leptaní, Diplomova práca. MFF UK Bratislava, 1991, 57 strán
20. Glasser, L.A., Dobberpuhl, D.W.: The Design and Analysis of VLSI Circuits, Addison-Wesley Publishing Company, 1985, ISBN 0-201-12580-3, 473 strán
21. Ayres, R.F.: VLSI: silicon compilation and the automatic microchip design, Prentice-Hall, 1983, USA, ISBN 0-13-942680-9, 481 strán
22. Rabbat, G./edit./: Hardware and software concepts in VLSI. Van Nostran Reinhold Company, USA, 1983, ISBN 0-442-22538-5, 559 strán
23. Fu, K./edit./: VLSI for Pattern Recognition and Image Processing. Springer-Verlag Berlin, 1984, ISBN 3-540-13268-6, 234 strán
24. Kung, H.T., Sproull, B., Steele, G.: VLSI systems and computations. Springer-Verlag New York, 1981, ISBN 3-540-11251-0, 415 strán
25. Breuer, M., Hartenstein, R.: Computer hardware description languages and their applications, North-Holland, 1981, ISBN 0-444-86279-X, 349 strán
26. Kung, H. T., Sproull, B., Steele, G.: VLSI Systems and computations, Springer-Verlag, 1981, ISBN 3-540-11251-0, 415 strán
27. Šuran, L. a kolektív: Velká integrace v mikroelektronice, SNTL, 1987, 319 strán
28. Joobani, R.: An Artificial Intelligence Approach to VLSI Routing, Kluwer Academic Publishers, 1986, 159 strán

## ČASOPISY O ELEKTRONIKE

1. IEEE Transactions on Electron Devices, Volume ED-14, 1967
2. IEEE Transactions on Solid State Circuits, Volume SC-2, 1967
3. IEEE Transactions on Electron Devices, Volume ED-15, 1968
4. IEEE Journal of Solid-State Circuits, Volume SC-3, 1968
5. Solid State Technology, Volume 11, 1968
6. IEEE Transactions on Electron Devices, Volume ED-16, 1969
7. IEEE Journal of Solid -State Circuits, Volume SC-4, 1969
8. Solid State Electronics, Pergamon Press, Volume 18, 1975
9. Solid State Technology, Volume 24 – 25, 1981- 1982

## ZBORNÍKY Z KONFERENCIÍ O MIKROELEKTRONIKE

1. SympóziuM INTEGROVANÉ OBVODY MIS – 1978. Smolenice 1978. 226 strán.
2. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia A. Dom techniky ČSVTS Bratislava 1980. 126 strán.
3. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia B. Dom techniky ČSVTS Bratislava 1980. 129 strán.

4. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia C. Dom techniky ČSVTS Bratislava 1980. 126 strán.
5. II.ČS. KONFERENCIA O MIKROELEKTRONIKE. Sekcia D. Dom techniky ČSVTS Bratislava 1980. 148 strán.
6. 3. ČESKOSLOVENSKÁ KONFERENCIA O MIKROELEKTRONIKE. Dom techniky ČSVTS Bratislava 1983. 165 strán.
7. 4. ČESKOSLOVENSKÁ KONFERENCIA MIKROELEKTRONIKA A MIKROSYSTÉM 86 so zahraničnou účasťou 2. Dom ROH Bratislava 1986. Dom techniky ČSVTS 1986. 254 strán.
8. Maskentechnik fuer Mikroelektronik – Bausteine. Tagung Muenchen 1990. VDI Verlag, Duesseldorf 1990. 155 strán.
9. Maskentechnik fuer Mikroelektronik – Bausteine. Tagung Muenchen 1994. VDI Verlag, Duesseldorf 1994. 119 strán.
10. Testovací struktury a modelování v mikroelektronice. Soubor referát úže IV. Semináře. 13.6.-16.6.1989 Zuberec. ČSVTS VÚST Praha, ČSVTS –OSVR Žilina a KRTP VŠDS Žilina. Vydalo sa len 6 výtlačkov, 289 strán.
11. Integrované obvody radu jednočipového mikropočítača MHB 8048/8035/8748. Zborník prednášok, školenie ČSVTS Piešťany 1985, 66 strán.
12. Bryant, R.: Third Caltech conference on very large scale intergration, Springer-Verlag, 1983, 430 strán
13. ACM IEEE 21ST Design automation conference, Computer society press, 1984, ISSN 0738-100X, ISBN 0-8186-0542-1, 716 strán

## **ANALÓGOVÉ OBVODY**

14. Klimczewsky, C.: ABC rádioamatéra. SVTL Bratislava, 1959. 393 strán
15. Jakubaschk, H.: Příručka pro amatéry elektroniky. SNTL Praha 1951. 258 strán
16. Šafránek, J.: TELEVISE Fyzikální a technické základy televise – snímání, vysílání, příjem a reprodukce. Nakladatel Jos. Hokr v Praze 1947, 230 strán.
17. Jordan, K.: Jednoduché malé vysílače. Naše vojsko Praha 1955
18. Staněk, M.: 100 tranzistorových přístrojů. Práce Praha 1961
19. Gelder, E., Hirschmann, W.: Schaltungen mit Halbleiterbauelementen. Band 3: Beispiele mit Germanium und Silizium- Transistoren. Siemens Akg., Berlin 1967, 339 strán.
20. Nečásek, S.: Výběr zaujímavých zapojení. SNTL Praha, 1970, 256 strán.
21. Hyan, T., Kellner, L.: Elektronika ve fotografii. SNTL Praha, 1974, 245 strán.
22. Vágner, J.: Polovodičové usměrňovače, SNTL, Praha 1967, 84 strán
23. Markus, J.: Electronic Circuits Manual (Over 3100 modern electronic circuits, ...). McGraw-Hill Book Company, New York 1971, 988 strán
24. Šperka, M.: Rôzne elektronické zapojenia (výstrižky z časopisov)
25. Budínský, J.: Nízkofrekvenční tranzistorové zesilovače. SNTL Praha 1964, 270 strán.

## **DIGITÁLNE SYSTÉMY A ZAPOJENIA S DIGITÁLNYMI IO A MIKROPROCESORMI**

1. Kobrinskij, N.,E., Trachtěnbrot, B.,A.: Úvod do teorie konečných automatů. SNTL Praha 1967, 353 strán.
2. Frišťacký, N.: Logické obvody I.SVŠT Elektrotechnická fakulta, 1967, 382 strán.
3. Sobotka, Z., Starý, J.: Číslicové systémy a jejich řešení. TESLA VÚST ČVTS. Praha 1975, 190 strán
4. Frišťacký, N. a kolektív: Logické procesory. SNTL/Alfa, Praha 1981, 163 strán
5. Kolektív: JAK,KDY,KDE,PROČ MIKROELEKTRONIKU. Technická práce, Brno, 1982.
6. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 1. Úvod do číslicové techniky. Svazarm, Praha.
7. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 3. Základní logické obvody II. Svazarm, Praha.
8. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 5. Sekvenční logické obvody II. Svazarm, Praha.
9. Háša, M., Kratochvíl, Š.: Dálkový kurz číslicové techniky – I. běh. 7. Kombinační logické obvody II. Svazarm, Praha.

10. Kratochvíl, Š., Háša, M.: ADAM ELÉV. 20 strán
11. Kratochvíl, Š., Háša, M.: ADAM CMOS. 46 strán.
12. Slípka, J., Šmaha, J.: Zobrazovací prvky a jejich elektronické obvody. SNTL, Praha 1957, 187 strán.
13. Hlavička, J., Áč, V., et al.: Diagnostika mikroprocesorových systémů. Svazek B, díl 1. Knižnice ČSVTS, Praha 1985, 226 strán
14. Dědina, B., Valášek, P.: Mikroprocesory a mikropočítače. SNTL Praha 1983. 304 strán
15. Kočiš, I., Šulko, I.: Mikroprocesory a mikropočítače. Alfa/SNTL Bratislava, Praha 1986. 467 strán
16. Burger, I.: Zvedavé otázky okolo mikropočítačův. SMENA Bratislava, 1988. 191 strán.
17. Burr-Brown The Handbook of Personal Computer Instrumentation for Data Acquisition, Test, Measurement and Control. Burr-Brown Corporation, Tucson, AZ 1989
18. Burger, I.: Stykové obvody mikropočítačův. Alfa Bratislava, 1990, 309 strán. ISBN 80-05-00615-2
19. Starý, J.: Mikropočítač a jeho programování. KVT SNTL Praha 1984. 223 strán.
20. Keller, G., Pumpe, G.: Elektronische Schaltungen in der Fernschreib – und Datentechnik. Siemens Akg., Berlin 1966, 113 strán.
21. Bajcsy, J., Kodaj, D., Kováč, K., Smieško, V.: Automatizované systémy merania riadené mikropočítačmi, Alfa Bratislava 1985, 214 strán
22. Pountain, D.: A Tutorial Introduction to OCCAM Programming. INMOS Limited, 1986
23. Guide to Archimedes. Acorn Computers Limited Cambridge Technopark 1987
24. Baroňák, I.: Číslíková technika, diel II.b. Oddelenie závodných organizácií SÚV SZM, Bratislava 1985, 129 strán
25. Pütz, J. a kolektiv: Úvod do číslicové techniky, SNTL, 1983, 478 strán
26. Bernard, J.-M., Hugon, J., Corvec, R. L.: Od logických obvodů k mikroprocesorům I. – Základy kombinačních a sekvenčních obvodů, SNTL, 1984, 203 Strán
27. Bernard, J.-M., Hugon, J.: Od logických obvodů k mikroprocesorům II. – Přímé použití základních obvodů, SNTL, 1984, 131 Strán
28. Bernard, J.-M., Hugon, J.: Od logických obvodů k mikroprocesorům III. – Metody systémového návrhu, SNTL, 1984, 130 Strán
29. Bernard, J.-M., Hugon, J.: Od logických obvodů k mikroprocesorům IV. – Použití metod systémového návrhu, SNTL, 1984, 242 Strán
30. Mc Glynn, D. R.: Modern microprocessor system design, John Wiley & Sons, 1980, ISBN 0-417-06492-0, 295 strán
31. Tedeschi, F. P., Kueck, G.: 101 Microprocessor software & hardware projects, Tab Books, 1982, ISBN 0-8306-1333-, 294 strán
32. Krutz, R. L.: Microprocessors and logic design, John Wiley & Sons, 1980, ISBN 0-471-02083-4, 467 strán
33. Syrovátko, M., Černocho, B.: Zapojní s integrovanými obvody, SNTL, 1987, 410 strán
34. Capece, R. C., Posa, J. G.: Microprocessors and Microcomputers, McGraw-Hill, 1981, ISBN 0-07-019147-7, 483 strán
35. Flik, Th., Liebig, H.: 16-Bit-Microprozessor-systeme, Springer-Verlag, 1985, ISBN 3-540-13702-5, 287 strán
36. Kala, P. K.: Fault tolerant & fault testable hardware design, Prentice-Hall, 1985, ISBN 0-13-308248-2, 263 strán
37. Budínský, J.: Polovodičové paměti a jejich použití, SNTL/ALFA, 1977, 511 strán
38. Slípka, J.: Navrhování mikroprocesorových systémů, SNTL/ALFA, 1985, 303 strán
39. SAPI 1, Výpis programu, TESLA ELTOS DIZ, 1983, 52 strán
40. SAPI 1, Kazetopáskové programové vybavení, TESLA ELTOS DIZ, 1985, 211 strán
41. Vasenkova, A., A., Šachnova, V., A. (Eds.): Mikroprocessonye komplety integralnyh schem. Radio i svjazy, Moskva, 1982, 187 strán.
42. Burger, I.: Stykové obvody mikropočítačův. Alfa Bratislava 1990, 309 strán.

## **KATALÓGY ELEKTRONICKÝCH SÚČIASTOK, DOKUMENTÁCIA IO A MIKROPROCESOROV**

1. Pasivní elektronické součástky. Tesla – elektronické součástky, Rožnov pod Radhoštěm, 81 strán.
2. Konstrukční katalog logických integrovaných obvodů. TESLA Elektronické součástky, Rožnov pod Radhoštěm, 1882, 517 strán.
3. Perspektivní řady elektronických součástek obory JK POV – 371 - 372 – 373 – 374. Federální ministerstvo elektrotechnického průmyslu. TESLA, koncern Rožnov p.R. 1982.72 strán.
4. Konstrukční katalog ANALOGOVÉ MULTIPLEXERY BiFet. TESLA Elektronické součástky, Rožnov pod Radhoštěm, 1883-4, 47 strán.
5. 1. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Integrované obvody. TESLA ELTOS Praha, 1986.
6. 2. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Diskrétní součástky polovodičové, optoelektronické a vakuové. TESLA ELTOS Praha, 1987.
7. 3. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Pasivní a konstrukční součástky pro elektroniku. TESLA ELTOS Praha, 1988
8. 4. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Elektronické součástky dovážané ze zemí RVHP. TESLA ELTOS Praha, 1988.
9. 5. Katalog elektronických součástek a konstrukčních dílů, bloků a přístrojů. Elektronické součástky z krajin RVHP. TESLA ELTOS Praha, 1989.
10. The Programmable Gate Array Data Book. XILINX, San Jose, CA 1988.
11. CONRAD Fascinující elektronika a technika 2007/2008. 728 strán.
12. Polovodičové součástky, TESLA Rožnov,1976, 72 strán
13. Germaniové tranzistory, Tesla Rožnov, cca.1958 4 strany
14. Křemíkové NF výkonové tranzistory N-P-N KD 602, Tesla Rožnov 1974
15. ZVT hybridné integrované obvody, ZVT Banská Bystrica, k.p. závod Námestovo, 12 strán
16. Scientific Data Systems Silicon Logic Circuit Modules, Santa Monica, 30 strán
17. From CPU to software (i8080 a podporné obvody). Intel Corporation, Santa Clara 1974
18. Brandejs, M.: Mikroprocesory INTEL 8086-80486. Grada, Praha 1991, 246 strán.
19. Brandejs, M.: Mikroprocesory INTEL Pentium a spol. Grada, Praha, 1994, 412 strán.
20. The M68300 Microcontroller Family, Motorola
21. IMS B008 User guide and reference manual, INMOS Limited1990
22. S708 User guide, INMOS Limited 1990
23. Taurek J. a kol.: Technické údaje polovodičových součástek, SNTL, 1980, 424 strán
24. Bém, J. a kolektiv: Československé polovodičové součástky. SNTL/ALFA Praha, Bratislava 1971. 457 strán.
25. Konstrukční součástky pro elektroniku 1979-1980, TESLA Lanškroun, 1979, 15 strán
26. Perspektivní řady elektronických součástek 1988-1989, TESLA – ELEKTRONICKÉ SOUČÁSTKY – KONCERN ROŽNOV, 1988, 108 strán
27. Číslicové integrované obvody, Polovodičové paměti, Svazek A bipolární, Tesla Rožnov, 1987, 182 strán
28. Výrobný program 1988-1989 TESLA Piešťany, k. p., TESLA Piešťany,1987, 37 strán
29. Číslicové integrované obvody, Unipolární obvody CMOS, TESLA Rožnov, 1987, 173 strán
30. Technické správy, Číslicové integrované obvody, TESLA Piešťany, 1986, 58 strán
31. Konstrukční katalog Číslicové integrované obvody, TESLA ELTOS, 1990, 608 strán.
32. Polovodičové integrované obvody. Polovodičové paměti. Svazek A bipolární. TESLA 1987, 182 strán.
33. Hybridní integrované obvody pro telekomunikace a všeobecné použití 1983. TESLA Lanškroun, 1983, 318 strán.

## **DOKUMENTÁCIA K TECHNOLOGICKÝM ZARIADENIAM A PRÍSTROJOM**

1. CARL ZEISS: Mikrolitografie. DEWAG Berlin. VEB C.Zeiss, Jena. 20 strán.

2. CARL ZEISS: Elektronenstrahl – Belichtungsanlage ZBA 10/1. Bedienungsanleitung. VEB C. Zeiss, Jena. 77 strán.
3. CARL ZEISS: Elektronenstrahl – Belichtungsanlage ZBA 10/1. Bildteil I. VEB C. Zeiss, Jena. 77 strán.
4. CARL ZEISS: Elektronenstrahlbelichtungsanlage ZBA 10/1. Programmbeschreibung. Gebrauchsanleitung. VEB C. Zeiss, Jena. 243 strán.
5. Wentworth Laboratories Inc. MP-1100 Programmable Analytical Prober, 1989,63 strán
6. Wentworth Laboratories Inc. Deutschland: Preisliste 1997
7. Wentworth Laboratories Inc.: The Compass Model CMP-100, Probe card building, repair, testing
8. Logic Master HS 1000 Operator´s Manual, IMS Inc Bevaerton
9. Logic Master HS Series System Reference Manual, IMS Inc. Beaverton
10. Soft Test AUTOSORT, Software Interface for the Wentworth MP 1100 Analytical Prober to IMS Logic Master Series Tester, ST Inc.San Jose 1987
11. Logic Master Verifying a Part, IMS HS100
12. Verification Solutions, A Guide to Design Verification and Test. IMS 1988
13. Verification Solutions. A Guide to ASIC Design Verification. IMS 1986, 73 strán
14. Ultrasonic Wedge Bonder WB-100-M , Adelco AG Semiconductor Equipment and Materials. Kulicke & Soffa, 2006
15. Justierer und Belichtungseinrichtung AMK 2104 11, VEB Reglerwerke 1975
16. Neznámý autor: Stručný popis ovládání a obsluhy zařízení pro bezkontaktní testování integrovaných obvodů pomocí elektronového svazku. Ústav přístrojové techniky ČSAV Brno

## ELEKTRONOVÁ LITOGRAFIA

1. Kostič I.: Rôzne materiály z elektrónovej litografie

---

  2. Bugár, J. a kolektív: Elektrónový litografický systém ZBA 10/1, Výročná správa Oddelenia elektrónovej litografie, 1984
  3. Kováč, M. a kolektív: Správa č III-8-3/09-15 „Elektrónová litografia“, 1985 (2x)
  4. Pekarovič, J.: Diplomová práca, 1986
  5. Správa, 1988
  6. Gramata, P. a kolektív: Výskumná správa č. III-8-3/06-2-01 „Elektrónová litografia“, 1986
  7. Gramata, P. a kolektív: Výskumná správa č. III-8-3/06-2-02 „Elektrónová litografia“, 1987 (2x)
  8. Gramata, P. a kolektív: Výskumná správa č. III-8-3/06-2-03 „Elektrónová litografia“, 1988
  9. Gramata, P. a kolektív: Výskumná správa č. III-8-3/06-2-05 „Elektrónová litografia“, 1990
  10. Gramata, P. a kolektív: Výskumná správa č. III-8-3/04/05 „Metódy a prostriedky pre testovanie IO EZ“, 1990
  11. ZBA 10/1 Dodávka + montáž (servisná zmluva ZBA) – Montáž ZBA 10/1
  12. ZBA 10/1 Dodávka + montáž (servisná zmluva ZBA) – Dodávka ZBA 10/1
  13. ZBA 10/1 Dodávka + montáž (servisná zmluva ZBA) – Služobná prevádzka ZBA 10/1
  14. ZBA 10/1 Dodávka + montáž (servisná zmluva ZBA) – Servisná zmluva ZBA 10/1, 1983
  15. ZBA 10/1 Dodávka + montáž (servisná zmluva ZBA) – Cena za strojnú hodinu ZBA 10/1
- 
-